

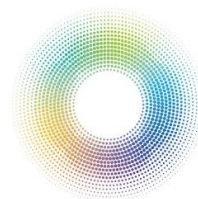
# SAMSUNG

삼성전자 DS부문

## 2026년 상반기 3급 신입사원 채용

### 당신의 성장이 세상의 혁신으로 이어지는 곳

오늘의 삼성전자 DS부문을 이룬 힘은 새로운 미래를 향한 구성원들의 끝없는 혁신에서 비롯되었습니다. 우리는 개개인의 성장과 발전이 곧 회사의 성장이며 더 나아가 새로운 세상으로 이끄는 힘이라고 확신합니다. 당신이 가슴 뛰는 일을 찾을 수 있는 곳, 당신의 상상이 혁신의 씨앗이 되는 곳, 서로를 존중하며 그 속에서 더 큰 성장을 이뤄내는 곳, 삼성전자 DS부문에서 당신의 내일을 만들어 보세요.



당신의 성장이  
세상의 혁신으로  
이어지는 곳  
삼성전자 반도체

# Job Description

삼성전자 DS부문

## 2026년 상반기 3급 신입사원 채용공고

사업부	직무	모집전공	근무지
메모리 사업부	반도체공정기술	전기전자(HW), 재료/금속, 화학/화공, 기계, 물리, 이공기타	화성, 평택, 천안, 온양
	설비기술	전기전자(HW), 재료/금속, 화학/화공, 기계, 물리, 이공기타	화성, 평택, 천안, 온양
S.LSI 사업부	회로설계	전기전자(HW), 이공기타	화성
	신호및시스템설계	전기전자(HW), 이공기타	화성
	평가및분석	전기전자(HW), 재료/금속, 화학/화공, 물리, 산공, 수학, 통계(이공), 이공기타	화성
	반도체공정설계	전기전자(HW), 재료/금속, 화학/화공, 기계, 물리, 이공기타	화성
Foundry 사업부	회로설계	전기전자(HW), 재료/금속, 전산/컴퓨터, 이공기타	기흥
	평가및분석	전기전자(HW), 재료/금속, 화학/화공, 물리, 산공, 수학, 통계(이공), 이공기타	기흥, 화성
	반도체공정설계	전기전자(HW), 재료/금속, 화학/화공, 기계, 물리, 전산/컴퓨터, 이공기타	기흥, 화성, 천안, 온양
	반도체공정기술	전기전자(HW), 재료/금속, 화학/화공, 기계, 물리, 이공기타	기흥, 화성, 평택
	설비기술	전기전자(HW), 재료/금속, 화학/화공, 기계, 물리, 이공기타	기흥, 화성, 평택
	생산관리	산공, 이공기타	기흥, 화성, 평택
CTO_반도체 연구소	반도체공정기술	전기전자(HW), 재료/금속, 화학/화공, 기계, 물리, 이공기타	기흥, 화성, 평택
	설비기술	전기전자(HW), 재료/금속, 화학/화공, 기계, 물리, 이공기타	기흥, 화성, 평택

# Job Description

삼성전자 DS부문

## 2026년 상반기 3급 신입사원 채용공고

사업부	직무	모집전공	근무지
글로벌 제조&인프라 총괄	인프라기술 (건설/Facility/전기)	전기전자(HW), 건축, 토목, 재료/금속, 화학/화공, 기계, 산공, 환경/안전, 이공기타	기흥, 화성, 평택, 천안, 온양
	환경	환경/안전, 화학/화공, 이공기타	천안
TSP총괄	반도체공정기술	전기전자(HW), 재료/금속, 화학/화공, 기계, 물리, 이공기타	천안, 온양
	생산관리	전산/컴퓨터, 산공, 수학, 통계(이공), 이공기타	천안, 온양
AI센터	신호및시스템설계	산공, 전산/컴퓨터, 전기전자(HW), 기계, 물리, 수학, 통계(이공), 이공기타	기흥, 화성
	SW개발	전산/컴퓨터, 전기전자(SW), 산공, 기계, 물리, 수학, 통계(이공), 이공기타	수원, 기흥, 화성
부문공통	경영지원(재무)	상경 * 부전공 포함	기흥, 화성, 수원, 평택, 천안, 온양



# 메모리 사업부

최첨단 기술을 이용한 DRAM/NAND/Solution 개발을 통해  
세상의 모든 Data를 담을 수 있는 세계 최고의 메모리 회사



# Job Description

## 메모리사업부 (Memory Business)

- 직무 : 반도체공정기술
- 근무지 : 경기도 화성, 평택, 충청남도 천안, 온양

반도체 공학 지식을 바탕으로 8대 공정기술, 기반기술을 연구/개발하여 생산성/품질/수율을 향상시키는 직무

### Role

#### • 8대 공정기술 개발 및 생산관리

- 반도체 각 공정기술(Photo, Etch, Clean, CMP, Diffusion, IMP, Metal, CVD)의 개발 및 고도화
- 신제품 양산을 위한 공정 최적화
- 수율/품질 향상을 위한 불량 해결 및 공정 조건 표준화
- 공정별 측정된 데이터의 정기 모니터링을 통한 생산 관리 및 품질 관리

#### • Defect(불량)개선 Engineering

- 사고 예방 체계에 따른 Defect 사고 예방
- 선행 수율 예측 및 수율/품질 핵심 Defect 발굴
- 구조적, 물리/화학적 특성 분석 기반 Defect 발생원인 규명 및 개선
- Defect 기인 수율/품질 분석 방법론 및 데이터 분석 시스템 개발

#### • 공정 기반기술 연구

- 계측 공정 개선을 통한 측정 결과 신뢰성 향상
- 소자 구조 및 계면반응 분석으로 제품 개발 및 품질 향상
- 양산 소재/품질 성능 개선 및 고도화를 통한 공정 안정성 확보
- 공정 한계 극복을 위한 차세대 소재 확보, 생산성 향상 및 효율 극대화
- 차세대 분석기술 확보(신규 분석법 개발, Simulation 기법 등)

## Job Description

- **공정/설비 문제 분석 및 자동화 시스템 구현**

- 분석 Tool을 활용한 공정/설비 문제 원인 분석 및 해결
- 빅데이터 분석을 활용한 공정/설비 자동화 시스템 구축 및 최적화

- **검사(Inspection)·계측(Metrology)기술 개발 및 생산 관리**

- 측정된 검사, 계측 데이터 모니터링을 통한 품질 관리, 항상성 유지관리
- 제품 모니터링을 위한 검사, 계측 기술 개발 및 고도화
- 신제품 양산을 위한 검사, 계측 조건 최적화 및 생산성 향상

## Recommended Subject

- **전기전자(HW)**

반도체소자, 전자기학, 반도체집적공정, 기초전자회로 등

- **재료/금속**

반도체공정, 재료공학개론, 재료물리화학, 재료물성 등

- **화학/화공**

반도체공정, 유기/무기화학, 물리화학 등

- **기계**

고체역학, 메카트로닉스, 열역학, 동역학, 정역학, 유체역학 등

- **물리**

반도체물리, 고체물리, 양자역학, 전자기학, 플라스마 기초 등

# Job Description

## Requirements

- 반도체 기본 동작원리, 공정개발 등 반도체 개발의 공정기술 개선에 필요한 역량 보유자
- 반도체 소자의 물리적/재료화학적 분석에 필요한 역량 보유자
- 빅데이터 분석 역량 보유자

## Pluses

- 직무와 연관된 경험 보유자(프로젝트, 논문, 특허, 경진대회)
- Big Data의 통계적 Tool 활용 가능자(R, Python 등)

## Career Vision

- 공정 엔지니어로서 공정 전반의 연구 및 개발하는 역량을 배양할 수 있습니다.
- 공정 최적화와 품질 개선 활동을 통해 공정 전문가로 성장할 수 있습니다.



# Job Description

## 메모리사업부 (Memory Business)

- 직무 : 설비기술
- 근무지 : 경기도 화성, 평택, 충청남도 천안, 온양

반도체 설비 성능향상, 개조, 개선 등의 Facility지원을 통해 품질/수율/생산성을 향상시키는 직무

### Role

- 설비 최적화
  - PM(Preventive Maintenance, 예방 정비)를 통한 설비 가동률 및 성능 향상
  - BM(Break Maintenance, 사후 정비)를 통한 설비 고장 분석 및 개선
  - 설비 부품 관리 및 개조/개선을 통한 원가 절감 및 생산성 향상
- 첨단 반도체 제조를 위한 핵심 요소기술 개발
  - 최신 공정 도입, 생산/수율 확대를 위한 반도체 제조 설비 및 부품 관련 기술 개발
  - 공정 제어를 위한 온도/압력/플라즈마/Gas Flow등 HW 제어기술 개발
- 신설비/응용기술 개발
  - 신설비 최적화를 위한 조건 확보 및 기술 개발
  - 차세대 제품 공정 대응을 위한 설비 응용기술 개발 및 적용
  - 설비 센서, Data를 활용한 자동화 시스템 개발



# Job Description

## Recommended Subject

- 전기전자(HW)

반도체공학, 기초전자회로, 전자기학, 제어공학개론, 광전자공학 등

- 재료/금속

재료물리화학, 재료공학개론, 재료물성, 반도체 재료 및 소자 등

- 화학/화공

유기/무기화학, 물리화학, 반응공학, 고분자화학, 고분자공학 등

- 기계

고체역학, 열역학, 정역학, 동역학, 유체역학, 기계진동학, 열전달 등

- 물리

전자기학, 반도체물리, 전자기학, 광학, 고체물리 등

## Requirements

- 기계, 물리, 부품, 센서, 공압 등 설비 주요 구성 및 동작원리 지식 보유자
- 열전달, 전기전자, 변형, 플라즈마, 유체, 진공 등 설비 요소기술 지식 보유자

## Pluses

- 전공/직무와 연관된 경험 보유자(프로젝트, 논문, 특허, 경진대회)
- 반도체 개발 / 데이터분석 관련 Tool(MATLAB, Spotfire, C, C++, Python 등) 역량 보유자

## Career Vision

- 신설비 셋업 및 기존 설비 관리까지 공정별 설비 프로세스 관리 역량을 배양할 수 있습니다.
- 설비 H/W 제어기술 역량 개발을 통해 설비 Maestro로 성장할 수 있습니다.



# S.LSI 사업부

인간을 이롭게하는 반도체, 사람을 살리는 반도체  
시스템반도체로 실현하는 인공지능의 꿈



# Job Description

## S.LSI사업부 (S.LSI Business)

- 직무 : 회로설계
- 근무지 : 경기도 화성

시스템 반도체 (AP, Modem, Image/Automotive Sensor, PMIC, DDI, Security, RFIC 등)를 개발하기 위한 Analog/Digital 회로를 설계, 검증하고, 고객에게 솔루션을 제공하는 직무

## Role

### • Analog 회로설계

- 시스템 반도체 제품 (Sensor, SOC, PMIC, DDI, Security, RFIC 등) 특성에 맞는 Analog IP 개발 및 제품 적용
- ADC, Amplifier, Regulator, DC-DC, Antenna 등 저전력/초고속 Analog 회로설계
- 고속 신호 전송을 위한 I/O회로, Physical Layer, SI/PI 연구 개발

### • Digital 회로설계

- 제품별 특화 Digital IP 설계 (CPU, GPU, 5G Modem, Wi-Fi, BT, GNSS, Video, Audio, ISP, Security 등)
- AI 전용 NPU 설계 (고성능 저전력 NPU Core 설계 및 Modeling)
- Mobile, Automotive SoC 회로 설계 (RTL Design, Integration, and Simulation)
- Image Sensor, DDI, PMIC Logic 설계
- 제품별 기능 구현 및 분석/평가를 위한 FPGA 설계
- System Architecture (Bandwidth, Power, Scenario) 최적화
- SoC DFT 아키텍처 및 관련 IP 설계
- SOC Reference HW platform 개발 (Board level)

### • 설계/검증 방법론 개발 및 Layout 설계

- 설계기술 개발 및 검증 방법론 연구, 설계 자동화 Solution 개발
- Physical Layout 설계

## Job Description

### • 회로 검증 및 솔루션 제공

- 설계 과정의 회로 검증, 불량 분석 및 최적화 방안 연구
- 제품별 요구 사항 및 실제 사용 환경(온도, 위치, 전기적 특성)에서의 동작 및 효율성 검증
- H/W Security Attack / Defense 기술 개발 및 보안 인증
- 고객 사용 Tool 개발 및 기술 지원

### Recommended Subject

### • 전기전자(HW)

전자기학, 회로이론, 논리설계, 컴퓨터 구조, 디지털 전자회로, 아날로그 전자회로, 디지털 시스템 설계 및 실험, 디지털 신호처리, 프로그래밍, 확률 및 랜덤프로세스 등

### Requirements

- Analog 및 Digital 회로설계를 이해하고 분석 가능한 자
- 프로그래밍 언어 (Verilog/C 등) 구현 가능한 자
- 회로 개발 Tool (Oscilloscope, Spectrum Analyzer, Signal Generator, Cadence, Ansys 등) 역량 보유자

### Pluses

- 전자회로의 구성 및 동작원리를 이해하고, 관련 프로젝트 수행 경험 보유자
- Verilog를 사용한 H/W Design 프로젝트 수행 경험 보유자
- 해외 고객 지원을 위한 외국어(영어, 중국어) 회화 역량 보유자

### Career Vision

- SOC(Exynos), DDI, PMIC, CIS 등 다양한 시스템 반도체 제품의 회로설계 및 Layout설계 경험을 통해 최고의 설계 전문가로 성장할 수 있습니다.
- 4차 산업혁명의 핵심인 AI 반도체를 직접 설계하고, 상용화에 참여함을 통해 최고의 시스템반도체 설계 전문가로의 역량을 키울 수 있습니다.

# Job Description

## S.LSI사업부 (S.LSI Business)

- 직무 : 신호및시스템설계
- 근무지 : 경기도 화성

무선 통신 기술에 관한 이해를 바탕으로 Modem, Connectivity(Wi-Fi/BT/GNSS) 관련  
무선 통신 알고리즘을 연구하고, Multimedia 관련 영상처리 알고리즘(ISP, CV)을 연구하는 직무

## Role

### • 무선 통신 알고리즘 설계

- 3GPP LTE/5G/6G & IEEE 802.11 Wi-Fi 표준 기술 확보 및 구현
- 무선 통신 시나리오에 따른 알고리즘 개발 및 시스템 분석
- 주요 연구 분야 : Signal Synchronization / FFT / Modulation / Channel Estimation /  
Symbol Detection / Demodulation / Channel Coding /  
Digital Signal Processing / Beamforming

### • 영상 처리 알고리즘 설계

- AI Deep Learning & Computer Vision 알고리즘 개발
- 이미지 센서, 멀티미디어 IP용 ISP(Image Signal Processor) 알고리즘 개발
- 차세대 Sensor (DVS, SLAM 등) 알고리즘 개발
- 주요 연구 분야 : Image Stabilization / WDR / Gamma Correction / Sensor Compensation /  
Face Verification / Noise Reduction / Demosaicing / Auto Focus /  
Auto Exposure / Auto White Balance

# Job Description

## Recommended Subject

### • 전기전자(HW)

통신 기초, 신호 및 시스템, 통신 시스템, 디지털 신호처리, 확률 및 랜덤프로세스, 공업수학, 멀티미디어 공학개론, 디지털 영상처리, 컴퓨터 비전 관련 과목

## Requirements

- 통신 시스템을 이해하고 분석이 가능한 자
- 영상 처리용 알고리즘을 이해하고 분석이 가능한 자
- 프로그래밍 언어 (Verilog/C언어 등) 구현 가능한 자

## Pluses

- 통신 알고리즘 관련 프로젝트 수행 경험 보유자
- ISP 관련 프로젝트 수행 경험 보유자
- Deep Learning & Computer Vision 프로젝트 수행 경험 보유자

## Career Vision

- 세계 최초 5G를 넘어 6G, Wi-Fi, Bluetooth, UWB까지 차세대 무선통신 알고리즘을 개발하고 Multimedia(영상, 음성처리) 신호처리 신기술을 확보하는 등 선단의 신호처리 및 알고리즘 기술을 개발하는 엔지니어로 성장할 수 있습니다.
- 해외연구소와의 협업과 다양한 프로그래밍 언어, 알고리즘 개발 Tool 사용을 통해 최고의 글로벌 System Engineer로의 성장을 지원합니다.

# Job Description

## S.LSI사업부 (S.LSI Business)

- 직무 : 평가및분석
- 근무지 : 경기도 화성

반도체 제품의 특성 평가/분석에 필요한 Test Program을 개발하고, 설계/공정 불량 검출 및 분석 진행, 제품의 신뢰성 및 품질을 보증하고, 고객 지원을 위한 품질 관련 솔루션을 제공하는 직무

### Role

#### • Product Engineering

- 반도체 제품의 동작 및 전기적 특성 검증 (Process/Voltage/Temperature)
- Defect 분석을 통한 원인 규명 및 개선 활동 (Electrical Failure Analysis, Physical Failure Analysis)
- 제품에서 발생하는 불량의 구조적, 물질적 특성 분석
- 평가/분석을 통해 수율 향상 추진

#### • Test Engineering, 검증 방법론 개발

- 반도체 제품의 ATE(Automated Test Equipment) Test Program 개발
- Test 생산성 개선 및 cost-effective 프로그램 개발을 통한 Test 효율화
- OSAT(Outsourced Semiconductor Assembly and Test) 관리
- Test Infra (Probe Card, Test 보드 선행 기술) Solution 개발
- Probe Card 양산 품질 모니터링 및 개선

#### • 개발/양산/고객 품질 확보

- 신뢰성 평가 Methodology 및 통계적 분석 방법 개발
- 신공정/신제품 신뢰성 평가, 개발/고객 불량 분석 및 제품 개발 완료 승인
- 균일한 양산 품질 확보를 위한 통계적 품질 관리
- 파운드리, OSAT 품질 Audit 수행 및 고객 Audit 대응

#### • 패키지 품질 신뢰성 확보

- 다양한 제품군에 대한 패키지 품질과 신뢰성을 검증하고 제품 품질 수준 확보
- PKG 요소기술에 대한 선행 품질 신뢰성 Risk 검증 및 개선
- 불량 원인을 분석하여 개선 대책 도출, 유효성을 검증으로 패키지 품질&신뢰성 Risk 해소



# Job Description

## Recommended Subject

- 전기전자(HW)

반도체소자, 반도체집적공정, 기초전자회로, 자료구조개론, 전력전자 등

- 재료/금속

전기/전자 재료, 재료공학, 재료역학, 재료강도학, 재료물성 등

- 화학/화공

열역학, 열 및 물질전달, 유체역학, 유기/무기 화학 등

- 물리

고체물리, 반도체물리, 전자물리의 기초, 양자역학, 에너지물리화학 등

- 산업공학

데이터관리와 분석, 프로그래밍언어, 실험계획법, 데이터마이닝, 산업통계공학 등

- 수학/통계

데이터분석, 확률 개념 및 응용, 수리통계, 수치해석, 선형대수학, 이산자료분석, 데이터과학 등

## Requirements

- 반도체 제품의 이해 및 반도체 소자에 대한 기본적인 지식 보유자
- 논리 설계 및 전자기학을 전공하거나 프로그래밍에 대한 전공지식 보유자

## Job Description

### Pluses

- 직무와 연관된 경험 보유자 (프로젝트, 논문, 특허, 경진대회)
- 반도체 개발 및 분석 관련 Tool (Spotfire, SPICE Simulation, Schematic Editor, Allegro, Layout Drawing, Trace32, Power Supply, Logic/Protocol Analyzer, Oscilloscope 등) 역량 보유자
- 분석/검사/계측 설비 활용 경험 보유자
- Data Science 관련 통계적인 접근이 가능한 자

### Career Vision

- 설계/공정 Test Tool 개발 및 검증을 통해 설계 경쟁력을 강화하고, 반도체 수율 개선에 앞장서는 평가 및 분석 전문가로 성장할 수 있습니다.
- 반도체 개발 과정에서의 여러 Data를 통계적으로 분석하고, 불량 원인자 규명 및 Solution을 제시하여 제품의 신뢰성을 확보하고 반도체 품질 극대화를 만들어가는 품질 분석 전문가로 성장할 수 있습니다.

# Job Description

## S.LSI사업부 (S.LSI Business)

- 직무 : 반도체공정설계
- 근무지 : 경기도 화성

반도체 소자에 대한 이해를 바탕으로 센서의 화소(Pixel)를 설계하고, 공정 Integration 이해를 바탕으로 공정 평가 및 개선 방안을 수립하고 제품 사양에 적합한 Package 설계 및 Simulation 개발하는 직무

### Role

#### • 파운드리 공정 평가

- 파운드리 공정 PPA 평가와 다양한 공정 간 특성 비교를 통해 제품별 최적 공정 도출
- 설계 target 대비 Si의 갭 분석 및 공정 PDK 와 Si 간 특성 비교(MHC)
- PPA 개선을 위한 설계 관점의 공정 개선안, 공정 신규 Feature 검토(DTCO)
- 신규 공정 개발 성과 지표, 위험도 평가 및 관리
- 양산 제품 수율 개선 (Test결과 해석, 개선안 검토 등)

#### • Package Solution 기획, 설계 및 개발

- 고객 기준의 Package 사양 결정 및 신규 Package 양산성 검토
- 제품 경쟁력 향상을 위한 신규 Package 공정/소재 발굴
- Low Power High Performance를 위한 PSI(Power and Signal Integrity) 설계 및 Simulation
- Thermal Simulation을 통한 Chip/Package 설계 가이드
- Chip/Package Level Simulation (Thermal, 구조, 소재) 및 Solution 개발

#### • CMOS Image Sensor Cell(Pixel) 개발

- DRAM cell, Flash cell, Logic Transistor와 유사한 CIS용 cell 개발 업무
- Mobile CIS Pixel용 Photodiode(PN junction), Pixel Transistor(MOSFET) 소자 설계
- Pixel 광학 특성 개선, 차세대 소재 물성 분석 및 신소재 공정 개발
- 차세대 Pixel 구조 설계 및 공정 개발 (3D Depth, Automotive 등)

# Job Description

## Recommended Subject

### • 전기전자(HW)

반도체 물성/소자/공정, 아날로그 전자회로, 전자기학, 광학 등

### • 재료/금속

반도체 재료 및 소자, 재료공학개론, 결정구조, 재료물성 등

### • 화학/화공

반도체집적공정, 유기/무기 화학, 물리화학 등

### • 기계

고체역학, 유체역학, 열역학, 동역학 등

### • 물리

반도체물리, 고체의 성질, 양자역학, 전자기학, 플라스마 기초 등

## Requirements

- 기본적인 반도체 물성/소자 특성을 이해하고 현상에 대한 검증 및 분석이 가능한 자
- 반도체 Process에 대한 기본적인 이해를 바탕으로 간단한 Analog Circuit 구성 및 Simulation 가능한 자

## Pluses

- Solid State Device Physics, Surface, Interface Physics / Chemistry 관련 지식 보유자
- 광학 관련 지식 보유자 (Photonic Crystal, Plasmonics, Metamaterial 등)
- 광전 소자/소재 개발 및 특성 분석 경험자 (Photodiode, Solar Cell, LED, Laser 등)
- Semiconductor Process Integration 관련 경험/지식 보유자
- Si-based CMOS/Analog Circuit Design 관련 경험/지식 보유자

## Career Vision

- 고성능 시스템 반도체 구현이 가능하도록 다양한 Foundry 공정을 분석/검증하고, 설계-공정 Interface를 극대화하는 Test, 공정 전문가로 성장할 수 있습니다.
- Sensor제품의 경우, Pixel 구조 설계 및 공정/소자를 자체 개발함으로써 반도체 공정 프로세스 설계부터 개선까지 전분야에서의 공정 전문가로 성장할 수 있습니다.
- 공정, 설계 전반적인 분야에 대한 이해 및 전문적인 지식을 바탕으로 DTCO 전문가로 성장할 수 있습니다.



# Foundry사업부

세상의 모든 혁신 안에 Samsung Foundry를!  
We Fabricate your Success on Silicon



# Job Description

## Foundry사업부 (Foundry Business)

- 직무 : 회로설계
- 근무지 : 경기도 기흥

시스템 반도체에 필요한 다양한 Analog/Digital IP를 개발하고, 최고 수준의 반도체 회로 설계, 검증 역량을 통해 Foundry 고객에게 최적의 설계 솔루션을 제공하는 직무

### Role

#### • Foundation Library IP 개발

- 트랜지스터 및 Bitcell 등의 기본 소자를 활용한 게이트 레벨 설계
- Chip-set 필수 기반인 Foundation IP(Standard Cell, SRAM, Flash, MRAM, OTP) 회로설계
- 반도체 설계 및 검증용 Kit인 PDK 개발 및 SPICE 소자/배선 모델링

#### • 반도체 Analog IP 개발

- HPC, AI, 5G, Automotive 등 차세대 제품향 초미세 공정 Analog IP 설계  
(Data Converter(ADC/DAC), Ultra-low jitter PLL, High-efficiency power IP, High-Accuracy Temperature Sensor, Droop Detector, Analog Front End)
- 고객 제품 특화된 Custom Analog IP 설계
- 고성능 SerDes를 위한 Key Analog IP 설계
- 신 공정 선행 개발 및 분석을 통한 Analog/RF Design Infra 개발

#### • 반도체 Digital IP 개발

- HPC/AI 및 Network향 초고속 D2D, 56G/112G/224G Interface IP
- 5G Modem 및 고속 Storage향 PCIe, UFS Interface IP
- LPDDR, GDDR, HBM Interface IP
- Mixed-Signal Circuit 설계

#### • 반도체 Security IP 개발

- Mobile/Modem/Automotive/IoT/SSD Controller향 핵심 Security IP 개발
- TRNG/PUF/Attack Detector IP 개발
- Post-Quantum Cryptography Accelerator, Memory Protection IP 개발

# Job Description

## • IP Silicon Validation

- 설계된 회로의 electrical 특성 적합도 평가
- Product level 호환성 평가
- 측정 환경 자동화 및 분석 기법 개발
- 최신 공정 기반 설계 평가 및 개선 방법론 (성능 평가 Test Chip 분석)

## • IP Firmware 개발

- IP 구동을 위한 firmware 개발
- 다양한 실장 환경에 동작하도록 만드는 adaptation algorithm 개발

## • IP Custom Layout Design 개발

- Analog/Interface IP Layout
- Physical Verification
- Data Preparation & Reticle Solution

## • Foundry ECO 협업 및 인프라 개선 업무 (SAFE IP)

- IP Portfolio 중장기 전략 수립 및 Market Trend 분석 업무
- Foundry promotion을 위한 해외홍보 및 IP vendor사와 Partnership 강화를 위한 Technical/Business workshop 운영
- 도입 IP 관련 일정 관리, sign-off 조건 가이드 및 당사 설계 인프라 사용 관련 Technical support
- IP Design Quality 이슈 분석, 해결 및 재발 방지 방법론 구축
- AI 활용한 Design Automation 및 Design 검증 Flow 혁신
- 공정-설계 간 협업 촉진 역할 수행 및 공정 경쟁력 Monitoring Circuit 개발
- Analog-Digital Design Guide Document 발행 및 Technical support

## • 반도체 설계 방법론 연구 및 설계 인프라 개발

- 공정 경쟁력 강화를 위한 DTCO/PPA 및 Test Chip개발
- 고객 설계를 위한 EDA Enable, Design Flow, 자동화 S/W 및 AI Solution 개발
- 반도체 공정 기반 PDK(Process Design Kit) 개발 및 유지보수
- DRC / LVS / Pcell / PEX 등 물리 검증(Physical Verification) 룰셋 개발
- SPICE Model, Device Model 기반 시뮬레이션 환경 구축 및 검증
- 공정 변경 사항 반영을 위한 PDK 버전 관리 및 릴리즈
- EDA 툴(Cadence, Synopsys, Siemens EDA 등) 기반 PDK 호환성 검증
- 고객사 또는 설계자 대상 PDK 사용성 개선 및 기술 지원



## Job Description

### • 반도체 회로설계

- Foundry 고객향 공정 최적화된 Chip 설계 및 기술 지원
- Chip Architecture, RTL design, integration, and Design Verification/Emulation
- High-speed IP subsystem design/verification, Silicon level IP validation 지원
- Design for test/reliability (Wafer/Package/System level testing)
- Physical Implementation & Design  
(Synthesis, Sign-off, Low power, P&R, SoC Chip Physical Design, Floorplan, Auto PnR(Place, Clock Tree Synthesis, Route), ECO, Physical Verification and Fix, 2.5D/3D PD, ML Based PD, PPA(Power Performance Area) 최적화 )
- On/Off-chip Power Integrity(PI), Signal Integrity(SI), System-level (chip/package/board) PI/SI 솔루션
- BootROM, Embedded OS 지원 및 양산용 System level hardware platform 및 Device driver/Firmware 개발
- Foundry Business 및 제품에 대한 기술적인 이해를 바탕으로 한 Technical Support 제공

## Recommended Subject

### • 전기전자(HW)

전자기학, 회로이론, 논리설계, 논리회로, 디지털 전자회로, 아날로그 집적회로, 반도체공학전자기학, 전자기학, 물리전자, 신호 및 시스템, 공학수학, 디지털 시스템 설계 및 실험, 디지털 신호처리의 기초, 멀티미디어 공학개론, 확률 및 랜덤프로세스 등

### • 재료/금속

고체물리학, 광학, 전자재료공정 및 설계, 광전자공학, 전자재료물성 및 설계

### • 전산/컴퓨터

컴퓨터공학개론, 기초프로그래밍, 객체지향 프로그래밍, 자료구조, 디지털논리회로 및 실습

# Job Description

## Requirements

- Analog 및 Digital 회로 설계를 이해하고 분석 가능한 자
- 프로그래밍 언어 (Verilog, C, Python, Perl, Tcl 등) 구현 가능한 자
- 반도체 설계/분석을 위한 EDA(Electronic Design Automation) 환경 역량 보유자 (Synopsys/ Mentor/ Cadence/ Ansys/ CST 등)
- 원인 분석 및 해결 능력 보유자
- 반도체 소자 및 공정에 대한 이해 가능한 자
- 해외 파트너와 협업을 위한 어학 능력 우수자

## Pluses

- 직무와 연관된 경험 보유자 (프로젝트, 논문, 특허, 경진대회)
- Verilog를 사용한 H/W Design 프로젝트 수행 경험 보유자
- 반도체 공정 수업 또는 회로설계/소자 시뮬레이션 경험

## Career Vision

- 선단 공정 Design Methodology 및 Library/PDK 개발 역량을 보유한 전문가로 성장할 수 있습니다.
- 전 세계 글로벌 고객과 협업하여 고객사 제품에 특화된 전용 회로 설계 및 Digital/Analog IP 설계 역량을 보유한 전문가로 성장할 수 있습니다.

## Job Description

### Foundry사업부 (Foundry Business)

- 직무 : 평가및분석
- 근무지 : 경기도 기흥, 화성

[제품평가/분석, Product Engineering]

반도체 특성 평가와 분석에 필요한 테스트 솔루션을 개발하고 평가 데이터를 분석하여 수율, 특성 개선 항목을 발굴하고, 양질의 제품 개발 및 양산을 위한 기술적 솔루션을 제공하는 직무

[품질관리, Quality Control]

제품의 신뢰성 및 품질을 보증하고, 고객 지원을 위한 품질 관련 솔루션을 제공하는 직무

#### Role

- Product Engineering

- 신규 공정 및 제품에 대한 평가/분석 프로그램 개발
- 수율 개선을 목적으로 AI 기법을 활용하여 평가 데이터 분석과 테스트 솔루션 제공
- 생산성 효율화 및 극대화를 위한 개발 및 양산 시스템 개발

- 개발/양산/고객 품질보증

- 소자 단계 신뢰성, 공정 신뢰성 및 제품 신뢰성 평가
- 평가 방법론 및 통계적 분석 방법 개발, Aging 및 신뢰성 모델 개발
- 신 공정/신제품 신뢰성 평가, 균일한 양산품질 확보를 위한 통계적 품질관리
- 불량 분석 및 고객 Audit 지원 등 품질 전반에 대한 지원

#### Recommended Subject

- 전기전자(HW)

반도체소자, 반도체재료, 반도체공정, 전자기학, 전기/정보공학개론, 논리설계 및 실험, 전기전자회로, 기초전자기학 및 연습, 기초회로이론 및 실험, 컴퓨터 프로그래밍, 프로그래밍 언어, 프로그래밍 방법론 등

- 재료/금속

전기/전자 재료, 재료공학, 재료역학, 재료강도학, 재료물성 등

- 화학/화공

열역학, 열 및 물질전달, 유체역학, 유기/무기 화학 등

## Job Description

### • 물리

고체 물리, 반도체물리, 전자물리의 기초, 양자역학, 에너지물리화학 등

### • 산업공학

데이터 관리와 분석, 데이터 마이닝, 통계응용, 산업통계공학 등

### • 수학/통계

확률의 개념 및 응용, 공업수학, 통계적 알고리즘, 수리통계 등

## Requirements

- 반도체 소자에 대한 기본적인 지식 보유자
- 논리 설계/ 전자기학 및 프로그래밍 전공지식 보유자
- 공학계열(전기전자, 재료/금속, 화공, 산업공학 등), 물리, 화학 계열 전공자 혹은 그에 상응하는 전공지식 보유자
- 반도체 제품의 이해 및 공정/설비/소재에 필요한 역량 보유자
- 데이터 마이닝, 데이터 분석, 통계응용 관련 역량 보유자

## Pluses

- 직무와 연관된 경험 보유자 (프로젝트, 논문, 특허, 경진대회)
- 분석/검사 설비 활용 경험 보유자
- 유체/구조/광학/소재 시뮬레이션 경험 보유자
- 품질 직무에 대한 기본적인 지식 보유자 (품질공학, 신뢰성, 반도체공학, 회로설계, Package 관련, 통계적 공정관리, 생산관리, Test Engineering, Big Data 해석 등)
- Data Science 관련 통계적인 접근이 가능한 자

## Career Vision

- 양질의 제품 개발을 위한 솔루션 제공 및 Test 프로그램을 개발/평가/양산하는 역량을 배양할 수 있습니다.
- 품질 보증, 신뢰성, 고객 지원 관련 역량을 보유한 전문가로 성장할 수 있습니다.

# Job Description

## Foundry사업부 (Foundry Business)

- **직무 : 반도체공정설계**
- **근무지 : 경기도 기흥, 화성, 충청남도 천안, 온양**

고객이 요구하는 Chip의 Spec을 충족시키기 위하여 반도체 공정 아키텍처를 설계하고, 공정 및 제품에 적합한 소자를 개발하며, 수율 향상을 위해 제품 양산 관리 및 공정을 최적화하는 직무

고성능 및 고객 맞춤형 Package의 설계, 제품/구조/소재 개발 및 Simulation과 첨단 제조 공정을 개발/최적화하고, 제품 성능 극대화를 통해 반도체의 가치를 향상시키는 직무

## Role

### • Process Integration

- 다양한 고객의 요구 Spec에 부합하는 Customized 공정 설계 및 검증
- 모듈 공정 설계, Baseline 공정 및 파생 공정 확보
- 양산화 공정 균일성 확보 및 변동성 관리
- 양산 제품의 공정 프로세스 결정 및 제품 생산 기준 확보
- 취약 공정 개선을 통한 안정적 수율 확보 및 공정 최적화
- 소자/공정 특성을 활용한 양산 제품 검증

### • 소자 개발(Device/SRAM)

- 다양한 제품에 적합한 소자 설계 및 구현 (SPICE/ TCAD simulation & modeling)
- Customized 공정에 따른 소자 특성 분석 및 성능 최적화
- SRAM Bit-cell 개발
- 개발 life-cycle에 따른 성능 개선, 양산성 및 산포 개선을 통한 양산성 확보
- 성능 개선 item 도출 및 평가 검증

### • Logic제품을 위한 최신 공정 설계

- Mobile AP(Application Processor), AI용 Server CPU, GPU 등의 제품 개발을 위한 최첨단 선단 노드 공정 개발 (EUV기반 3nm이하 GAA 공정)
- Automotive용(4/5nm) 제품을 위한 공정 개발 및 양산성 확보
- 차세대 HBM(High Bandwidth Memory) 구현을 위한 Base Die 공정 개발
- IoT, Connectivity, Network Router용 RF(Radio Frequency) 제품을 위한 공정 개발
- HPC용(High Performance Computing) Si Photonics 특화 공정 개발

## Job Description

### • LSI제품을 위한 특화 공정 설계

- 차세대 eNVM(embedded Non-Volatile Memory) 및 FD-SOI 공정 개발
- eFlash(SIM, FSID, NFC) 제품을 위한 공정 개발
- IoT(MCU+RF) 제품을 위한 공정 개발
- DDI(Display Driver IC) 제품을 위한 공정 개발
- PMIC(Power Management IC) 제품을 위한 공정 개발
- CIS(CMOS Image Sensor) 제품을 위한 공정 개발
- WBG(Wide Band Gap, GaN) 화합물 반도체 공정 개발

### • 수율 향상 및 제품 운영

- 수율, 원가, 제품 특성 등 개발 및 생산 활동 전반 연구
- 통계 및 빅데이터, Smart factory System 개발 및 FAB data 분석
- Systematic/Random 불량 발생 Modeling 및 수율 개선 knob 발굴
- 제품별 Mask, Route 및 계측 Guide 구축과 관리

### • 패키징 설계

- 시스템 반도체 패키징 설계
- Device와 Set Board 간 신호 · 전력 전송을 위한 패키징 설계
- 고집적 · 고성능 패키지 구조 개발

### • Simulation

- Electrical Simulation(Signal/Power Integrity, EMI, RFI 설계)
- Electrical/Thermal/Mechanical Simulation을 통한 Package 구조/소재/공정 최적화

### • Package Process Integration/Development

- 2.3D, 2.5D, 3D, WLP, AP, Automotive 등 다양한 형태의 Package 제품 개발
- Package Architecture, Performance를 이끌어내기 위한 최적화 Process 수립

### • 단위 공정 기술 개발

- Package 단위 공정 및 요소기술 개발  
(Back-Lap, Saw, CoW Bonding, Mold, Marking, Solder Ball Attach)
- 단위 공정의 생산성 향상 · 품질 문제 분석 및 해결
- 신규 공정 기술 발굴 · 적용 및 공정 표준화
- 원가 절감 및 Process 효율화

# Job Description

## Recommended Subject

### • 전기전자(HW)

전자기학, 반도체소자, 반도체공학, 기초전자회로 등

### • 재료/금속

반도체 재료 및 소자, 재료공학개론, 결정구조, 재료물성 등

### • 화학/화공

반도체집적공정, 유기 / 무기 화학, 물리화학 등

### • 기계

고체역학, 유체역학, 열역학, 진동학, 동역학 등

### • 물리

반도체물리, 고체의 성질, 양자역학, 전자기학, 플라즈마 기초 등

### • 전산/컴퓨터

수학, 통계학, 빅데이터, 지능형소프트웨어학 등

## Requirements

- 기본적인 반도체 공정과 소자 특성에 대한 역량 보유자
- 공학계열(전기전자, 재료/금속, 화공, 기계 등), 물리, 화학계열 전공자 또는 이에 상응하는 전공지식 보유자
- 반도체 기본 동작원리, 공정개발 등 반도체 개발의 공정프로세스 개선에 필요한 역량 보유자
- 반도체 소자의 물리적/재료 화학적 분석에 필요한 역량 보유자
- Foundry 제품(AP, modem, Auto/HPC 등)의 동작 원리와 구조를 이해하고, 제품의 성능, 품질 개선에 필요한 직무 지식 보유자
- 반도체 설비, Tool, 금형의 구조와 동작 원리를 이해하고 활용이 가능한 자
- 기구 · 모터 · 실린더 등 요소 기술에 대하여 이해하고 적용 가능한 자
- CAD를 이해하고 이에 맞는 Electrical/Thermal/Mechanical Simulation 구현 가능한 자



## Job Description

### Pluses

- 직무와 연관된 경험 보유자 (프로젝트 · 논문 · 특허 · 경진대회)
- Data Science 관련 Machine Learning · Big Data · 컴퓨터공학 · 통계 등 경험 및 지식 보유자
- Python/C#/C/C++/Visual Basic/Java Script 등 프로그래밍 경험 보유자
- AI 자격증 또는 관련 프로젝트 경험자
- 반도체 Package 및 품질 직무와 연관된 대내외 활동 경험 보유자
- 반도체 Package 공정 및 품질 관련 졸업 논문 및 국내/외 저널 논문 보유자
- 반도체 및 Simulation 관련 Tool 역량 보유자  
(ABAQUS, ANSYS, LS-Dyna, Finesim spice, Hspice, SIWAVE, Advanced Design System 등)
- SI/PI/Thermal/Mechanical Simulation Tool 경험 보유자
- 기계적 · 열특성 분석, 성분 분석 등 다양한 분야의 분석 역량 보유자
- 반도체 설비 · Tool · 금형의 구조와 동작 원리를 이해하고 활용 가능한 자
- 다양한 분석 장비(SEM · FTIR · RAMAN · IC · XPS 등)의 사용 경험 및 활용 가능한 자
- 해외 법인 및 고객과 커뮤니케이션이 가능한 수준의 외국어(영어 · 일본어) 회화 역량 보유자

### Career Vision

- 시스템 반도체의 선단 공정 개발 역량을 키울 수 있습니다.
- 공정과 제품에 적합한 소자를 설계하고 구현하는 전문가로 성장할 수 있습니다.
- 반도체 수율 향상 및 불량 분석 등을 연구 및 개발하는 역량을 배양할 수 있습니다.
- Package 개발 Process에 대한 이해를 바탕으로 설계, Simulation 및 Process Architecture에 대한 역량을 배양할 수 있습니다.
- Package 공정에 대한 연구와 최적화 역량을 배양할 수 있고, 나아가 새로운 공정 개발을 통해 공정 전문가로 성장할 수 있습니다.

# Job Description

## Foundry사업부 (Foundry Business)

- 직무 : 반도체공정기술
- 근무지 : 경기도 기흥, 화성, 평택

반도체공학 지식을 바탕으로 8대 공정기술/기반기술을 연구 및 개발하여 생산성을 향상시키는 직무

### Role

#### • 8대 공정기술 개발 및 생산관리

- 반도체 각 공정기술(Photo, Etch, Clean, CMP, Diffusion, IMP, Metal, CVD)의 개발 및 고도화
- 신제품 양산을 위한 공정 최적화
- 수율 / 품질 향상을 위한 불량 해결 및 공정 조건 표준화
- 공정별 측정된 데이터의 정기 모니터링을 통한 생산 관리 및 품질 관리

#### • Defect(불량) 개선 Engineering

- 제품에서 발생하는 불량의 구조적, 물질적 특성 분석
- Defect 발생 원인 규명 및 개선 활동

#### • 공정기술 기반 연구

- 계측 공정 개선을 통한 측정 결과 신뢰성 향상
- 소자 구조 및 계면반응 분석으로 제품 개발 및 품질 향상
- 양산 소재 품질 개선, 차세대 소재 확보, 공정 한계 극복 Solution 제공
- 양산 소재 품질 관리 및 사용 공정 최적화 통한 생산성 향상 및 효율 극대화
- 차세대 분석기술 확보 (신규 분석법 개발, Simulation 기법 등)

#### • 공정/설비 문제 분석 및 자동화 시스템 구현

- 분석 Tool을 활용한 공정 / 설비 문제 원인 분석 및 해결
- 빅데이터 분석을 활용한 공정 / 설비 자동화 시스템 구축 및 최적화

# Job Description

## Recommended Subject

- 전기전자(HW)

반도체소자, 전자기학, 반도체 집적 공정, 기초전자회로 등

- 재료/금속

반도체 공정, 재료공학개론, 재료물리화학, 재료물성 등

- 화학/화공

반도체 공정, 유기/무기화학, 물리화학 등

- 기계

고체역학, 메카트로닉스, 열역학, 동역학, 정역학, 유체역학 등

- 물리

반도체물리, 고체물리, 양자역학, 전자기학, 플라스마 기초 등

## Requirements

- 반도체 기본 동작 원리, 공정 개발 등 반도체 개발의 공정기술 개선에 필요한 역량 보유자
- 반도체 소자의 물리적/재료화학적 분석에 필요한 역량 보유자
- 빅데이터 분석 역량 보유자

## Pluses

- 직무와 연관된 경험 보유자 (프로젝트, 논문, 특허, 경진대회)
- Big Data의 통계적 Tool 활용 역량 보유자 (R, Python 등)

## Career Vision

- 공정 엔지니어로서 공정 전반의 연구 및 개발하는 역량을 배양할 수 있습니다.

## Job Description

### Foundry사업부 (Foundry Business)

- 직무 : 설비기술
- 근무지 : 경기도 기흥, 화성, 평택

반도체 설비 성능 향상, 개조, 개선 등의 Facility 지원을 통해 품질/수율/생산성을 향상시키는 직무

### Role

- 설비 최적화
  - PM (Preventive Maintenance, 예방 정비)를 통한 설비 가동률 및 성능 향상
  - BM (Break Maintenance, 사후정비)를 통한 설비 고장 분석 및 개선
  - 설비부품 관리 및 정비를 통한 원가 절감 및 생산성 향상
- 첨단 반도체 제조를 위한 핵심 요소기술 개발
  - 최신 공정 도입, 생산/수율 확대를 위한 반도체 제조 설비 및 부품 관련 기술 개발
  - 공정 제어를 위한 온도/압력/플라즈마/Gas Flow 등 HW 제어기술 개발
- 신설비/응용기술 개발
  - 신설비 최적화를 위한 조건 확보 및 기술 개발
  - 차세대 제품 공정 대응을 위한 설비 응용기술 개발 및 적용

# Job Description

## Recommended Subject

- 전기전자(HW)

반도체공학 기초전자회로, 전자기학, 제어공학개론, 광전자공학 등

- 재료/금속

재료물리화학, 재료공학개론, 재료물성, 반도체 재료 및 소자 등

- 화학/화공

유기/무기화학, 물리화학, 반응공학, 고분자화학, 고분자공학 등

- 기계

고체역학, 열역학, 정역학, 동역학, 유체역학, 기계진동학, 열전달 등

- 물리

전자기학, 반도체물리, 전자기학, 광학, 고체물리 등

## Requirements

- 기계, 물리, 부품, 센서, 공압 등 설비 주요 구성 및 동작원리 지식 보유자
- 열전달, 전기전자, 변형, 플라즈마, 유체, 진공 등 설비 요소기술 지식 보유자

## Pluses

- 전공/직무와 연관된 경험 보유자 (프로젝트, 논문, 특허, 경진대회)
- 반도체 개발/데이터 분석 관련 Tool (MATLAB, Spotfire, C, C++, Python 등) 역량 보유자

## Career Vision

- 신설비 셋업 및 기존 설비 관리까지 공정별 설비 프로세스 관리 역량을 배양할 수 있습니다.

## Job Description

### Foundry사업부 (Foundry Business)

- 직무 : 생산관리
- 근무지 : 경기도 기흥, 화성, 평택

생산 기획, 생산성 관리, 시스템 기반 생산체계 구축을 통해 생산성을 극대화하는 직무

### Role

- 생산 기획/운영

- 생산계획 수립, 자재 수급 관리, 원가관리를 통한 생산성 향상
- 제품별 생산 기획, 진도 관리
- 생산 인프라 활용 효율을 높여 생산 설비 최적화
- 생산설비, Wafer Cost 변동 추이 분석을 통한 원가 절감
- 설비, 인프라 관리 지원 및 효율화를 통한 생산성 극대화

- 시스템 기반 생산체계 구축

- 생산 및 정체 스케줄 관리를 통한 생산성 향상
- 반도체 생산라인에 최적화된 SCM 운영 및 개선
- 생산/물류 시스템 최적화를 통한 생산성 향상
- 매뉴얼 개입 최소화를 위한 각종 시스템 분석/기획

### Recommended Subject

- 산업공학

생산관리, 컴퓨터통합생산시스템, 데이터 관리와 분석, 산업공학통계 등

## Job Description

### Requirements

- 생산관리, 물류관리 등 생산관리 직무에 필요한 역량 보유자  
(생산관리, 물류관리, 데이터 마이닝, 시스템 시뮬레이션, SCM 등)

### Pluses

- 직무와 연관된 경험 보유자 (프로젝트, 논문, 특허, 경진대회)
- 통계 및 수치해석 Tool 역량 보유자 (Oracle, SQL 등)

### Career Vision

- 다양한 제품과 공정에 연관된 생산관리 경험을 통해 생산관리 전문가로 성장할 수 있습니다.





# CTO\_반도체연구소

미래 기술의 시작점이자 차세대 반도체 개발의 중심!



## Job Description

### CTO\_반도체연구소(Semiconductor R&D Center)

- 직무 : 반도체공정기술
- 근무지 : 경기도 기흥, 화성, 평택

차세대 공정/소재/Package/Mask를 연구하여 첨단 반도체의 공정 최적화를 구현하는 직무

#### Role

##### • 공정개발

- 제품 개발을 위한 반도체 8대 선행 공정 기술 확보 및 고도화
- 신물질 및 신개념 차세대 반도체 소자 구현을 위한 차세대 공정 기술 개발
- Module별 계측 Data 모니터링을 통한 공정관리
- 개발 방법론 및 프로세스 개선을 위한 요소기술 개발
- 차세대 Package 기술 확보 및 소재 개발

##### • 계측기술

- Optic & E-beam등을 이용한 Defect Inspection 기술 개발
- Module별 계측 기술 개발 및 Defect 환경 영향성 분석

##### • 분석기술

- TEM/SEM 기반의 미세 구조 분석 기술 확보 및 솔루션 제공
- 표면분석 기술을 활용한 박막의 화학적 조성·결합 상태 분석

##### • 소재기술

- 패터닝/Chemical/CMP/Precursor 소재 개발
- 화학 물질 디자인, 분석 및 결과 해석
- 소재 성능 예측 및 소재 품질 관리

# Job Description

## Recommended Subject

### • 전기전자(HW)

전자회로, 전자기학, Device physics, VLSI design 등

### • 재료/금속

재료공학원리, 재료물리화학, 재료공학개론, 분자전자재료, 재료물성 등

### • 화학/화공

유기/무기화학, 물리화학, 분석화학, 나노소재화학 등

### • 기계

고체역학, 열역학, 정역학, 동역학, 유체역학, 기계 진동학 등

### • 물리

전자기학, 양자역학, 광학, 고체물리학, 반도체물리, 플라즈마물리학 등

## Requirements

- 전기전자, 재료, 물성, 화학, 회로, 소자 및 물리 등 계열 전공자 또는 이에 상응하는 전공지식 보유자
- 반도체 단위 공정 이해, 회로 및 소자 특성, 물성 및 화학 분석 원리, 전기전자 재료 특성 및 물성 등 반도체 공정 관련 경험자, 빅데이터 활용 역량 보유자

## Pluses

- 컴퓨터 프로그래밍 언어를 통한 개발, 데이터 분석 및 시뮬레이션 역량/경험 보유자
- 직무와 연관된 논문 작성 및 특허 출원 이력 보유자
- 해외 연구소/설비, 소재 협력사와 커뮤니케이션 가능한 수준의 외국어 회화 역량 보유자

## Career Vision

- 반도체 8대 공정 및 차세대 Package의 선행 개발 경험을 통해 미래 공정을 선도하는 최고 공정 전문가로 성장할 수 있습니다.
- 소재, 설비, 시뮬레이션 등 반도체 공정기술과 관련된 여러 분야와의 협업을 통해 저변을 넓힐 수 있습니다.

## Job Description

### CTO\_반도체연구소(Semiconductor R&D Center)

- 직무 : 설비기술
- 근무지 : 경기도 기흥, 화성, 평택

반도체 설비에 대한 전문적인 지식을 기반으로 첨단 반도체 설비를 유지보수 하고, 생산성을 최적화하는 직무

\* 연구FAB 설비 : Photo, Etch, Clean, CMP, Diffusion, Ion implant, CVD, METAL, 계측

### Role

- 연구FAB 설비 Maintenance(유지, 보수)

- 제품개발 설비의 가동과 성능 유지를 위한 설비 예방정비 및 고장 관리
- 설비품질 향상을 위한 데이터 분석 및 모니터링 시스템 운영
- 설비 유지관리 프로세스 개선을 통한 원가절감

- 연구FAB 설비 Engineering

- 차세대 제품개발을 위한 설비제어기술 향상 (플라즈마, 진공, 가스, 코팅 등)
- 제품개발에 필요한 설비/부품 개선을 통한 성능 향상
- 개발제품 공정에 맞는 생산능력 최적화 기술 확보

- 연구FAB 설비관리 시스템

- Smart Manufacturing 구현을 위한 설비 Data 분석과 제어하는 자동화 시스템 관리

# Job Description

## Recommended Subject

### • 전기전자(HW)

전자회로, 전자기학, Device physics, VLSI design 등

### • 재료/금속

재료공학원리, 재료물리화학, 재료공학개론, 분자전자재료, 재료물성 등

### • 화학/화공

유기/무기화학, 물리화학, 분석화학, 나노소재화학 등

### • 기계

고체역학, 열역학, 정역학, 동역학, 유체역학, 기계 진동학 등

### • 물리

전자기학, 양자역학, 광학, 고체물리학, 반도체물리, 플라스마물리학 등

## Requirements

- 기계, 전기, 전자, 화학, 재료, 물리 계열 전공자 또는 이에 상응하는 전공지식 보유자
- 반도체 설비의 유지관리 및 생산성 향상에 필요한 개조/개선 역량 보유자  
(RF-Plasma, 진공 기술, 전기/전자제어, 센서제어, 열/공압제어, Robot 제어, 진동제어 등)

## Pluses

- 차세대 설비 요소기술(IoT 센서기술, Big Data, Smart Factory 제어) 역량 보유자
- 해외 Engineer와 커뮤니케이션 가능한 수준의 외국어 회화 역량 보유자
- 직무와 연관된 논문 작성 및 특허 출원 이력 보유자

## Career Vision

- 설비의 구동 원리를 이해하고, 최첨단 설비의 유지·보수·문제해결 업무를 수행하면서 설비 엔지니어로서의 역량을 배양할 수 있습니다.
- 설비 자동화 및 IoT 기술을 적용한 설비 개조/개선 및 스마트 팩 구축, 설비 성능 고도화를 위한 논문 작성 및 특허 출원 등의 업무를 진행하고, 이를 바탕으로 설비 Maestro로 성장할 수 있습니다.



# 글로벌 제조&인프라총괄

미래지향적·친환경 FAB으로 반도체의 내일을 쓰다.





## Job Description

### 글로벌 제조&인프라총괄 (Global Manufacturing & Infra Technology)

- **직무 : 인프라기술(건설/Facility/전기)**
- **근무지 : 경기도 기흥, 화성, 평택, 충청남도 천안, 온양**

반도체 생산 인프라 건설 및 미래 건설 기술 연구/기획, 당사 전력 공급과 반도체 생산에 필요한 초순수, 공조/냉동보일러 등 Utility를 안전하고 안정적으로 공급하기 위하여 시스템 기획/설계, 기술 개발, 유지보수 등을 하는 직무

### Role

#### • 건설 기술

- 반도체 FAB 기획/설계
  - : 미래 FAB Concept 및 FAB 기술개발, 최적설계 적용, 신규단지 개발 기획, 설계, 구조설계 및 BIM(클라우드 기반의 3D 설계 플랫폼 구축)
- 건설 품질 관리
  - : 품질관리 시스템화 및 검측 기준 CQI 제/개정
- 건설 PJT 시공/설계 관리
  - : 건설 프로젝트 Shop설계 및 신공법, 모듈화 시공 현장 관리
- 건설 공정 관리
  - : PJT Master Schedule 수립 및 실행력 관리, 표준공정관리 체계 구축
- 건설 안전 : 건설 안전 규정 검토 및 대내외 법규대응 업무 수행

#### • Facility 기술

- 시스템 설계/시공
  - : Facility/Utility 시스템(HVAC, UPW, 배기, Bulk Gas, 폐수 등) 요소별 조건을 파악하여 설계/시공 및 신기술 적용을 통한 고효율 인프라 시스템 구축
- Facility/Utility 운영
  - : 공급 품질 관리, 부하율 관리, 불합리 발굴/조치 등 개선 활동을 통해 생산 공정에 필요한 Facility/Utility(HVAC, UPW, 배기, Bulk Gas, 폐수 등)의 최적 조건 운영
- Hook-up / IRP(Infra Risk Prevention / 5D
  - : 반도체 설비 연결에 대한 Process 구축 / 반도체 인프라 계통 사고 예방 활동 / 반도체 FAB 가상 현실화

## Job Description

### • 전기 기술

- 전력 계통 운영  
: 무정전 전원 공급을 위한 안정적인 계통 운영 및 전기 설비 관리, Relay Coordination, 계통 감시, 비상 대응
- 전기 공사 및 유지보수  
: 신규 라인 증설, 설비별 전원공급, 신뢰성 Test, 전기 설비 보전
- 생산 설비 전기 인프라 구축  
: 생산 설비 전원 공급, 전원 Spec 표준화
- 안전 관리 및 에너지 절감  
: 공사/유지보수/점검 시 전기 안전 관리, 에너지 절감 및 효율화
- 전기 품질 관리  
: 전기 설비 표준화, 신기술 발굴/적용, 고장 진단 기술 개발

### Recommended Subject

### • 전기전자(HW)

전기공학실험, 전력공학, 전기기기, 제어공학, 전력전자, 회로이론 등

### • 건축/토목

구조역학, 재료역학, 건축설계, 건축법, 건축설비, 건축재료공학, 강구조역학 등

### • 재료/금속

재료공학원리, 재료물리화학, 재료공학개론, 분자전자재료, 재료물성 등

### • 화학/화공

유기/무기화학, 물리화학, 분석화학, 나노소재화학 등

### • 기계

동역학, 열역학, 유체역학, 물리화학, 열 및 물질전달 등

### • 산업공학

데이터마이닝, 데이터분석, 통계응용 등

### • 환경/안전

환경안전공학, 기계설비안전, 화학공정안전, 위험성평가, 폐수처리공학, 대기공학, 설비진단기술 등



## Job Description

### Requirements

- 전기전자(HW), 건축, 토목, 재료/금속, 화학/화공, 기계, 산업공학, 환경/안전 계열 전공자 또는 이에 상응하는 전공지식 보유자
- 기술적 이론과 분석적 사고를 바탕으로 공학적인 문제 해결이 가능한 자

### Pluses

- 해당 전공 관련 기사 및 기술사 자격증 취득자
- 직무와 연관된 대내외 활동 경험 보유자
- 해외 법인과 커뮤니케이션이 가능한 수준의 외국어(영어, 중국어) 회화 역량 보유자

### Career Vision

- 국내외 삼성전자 DS 사업장 및 건물(FAB, 사무환경 등)을 기획/설계/시공하는 등 반도체 생산에 필요한 최상의 FAB 건설 인프라를 구축할 수 있습니다.
- 반도체 생산에 필요한 Facility/Utility(HVAC, UPW, 배기, Bulk Gas 등)를 안전하고 안정적으로 공급하기 위한 유지보수부터 기술 개발까지 전 프로세스를 담당하며 인프라 엔지니어로 성장할 수 있습니다.
- 반도체 생산에 필요한 전기를 안전하고 안정적으로 공급하기 위한 유지보수부터 기술 개발까지 전 프로세스를 담당하며 인프라 엔지니어로 성장할 수 있습니다.

## Job Description

### 글로벌 제조&인프라총괄 (Global Manufacturing & Infra Technology)

- 직무 : 환경
- 근무지 : 충청남도 천안

통합환경관리, 자원 순환 등 반도체 공정 환경 법규 준수 및 ESG 관련 업무 수행

#### Role

- 통합환경관리
  - 통합환경 인허가, 시설 변경점 관리, 사후관리(기록 및 보존 의무 이행 등)
  - 사내 통합환경관리 시스템 개발
- 자원 순환
  - 폐기물관리법, 순환경제사회법 관련 업무
  - 폐기물 정산, 올바른시스템, 협력사 관리, 자원순환센터 운영 등
- 규제 및 인증 관리
  - 생태보전활동, 친환경 인증 지원 (ISO, RBA, ZWTL, 녹색기업 등)
  - 사내 EHS관련 데이터 취합, 분석 업무

#### Recommended Subject

- 환경
  - 환경공학, 대기관리, 수질관리, 폐자원 순환관리 등
- 안전/보건
  - 안전공학, 건설/전기/기계/소방안전, 위생/인간공학, 보건학 등
- 화학/화공
  - 화학공학, 반도체집적공정, 유기/무기화학, 물리화학, 환경/안전화학공학 등

## Job Description

### Requirements

- 환경, 에너지, 지속경영, 안전보건, 소방 관련 전공자 또는 이에 상응하는 전공지식 보유자
- 설비, 공정 안전 관련 지식 및 예측 기술 보유자(Simulation, 평가 Tool 활용)
- 기술력 기반 법규 해석 능력 보유자
- 반도체 사업장의 특성과 환경안전의 중요성을 이해하고 생명존중과 책임감을 가진 자로서 환경안전 분야 전공자 및 역량 보유자

### Pluses

- 환경안전 직무 관련 국가기술자격 보유자 (기사 이상)
- 환경안전 직무 관련 대내외 경험 보유자 (프로젝트, 논문, 특허, 경진대회 등)
- 해외 법인과 커뮤니케이션이 가능한 수준의 외국어(영어, 중국어) 회화 역량 보유자
- 프로젝트 현장 환경, 안전보건 관련 Setup업무 경험 보유자
- 반도체 현장에 대한 Clean Room 구조 및 Utility 공급, 순환 시설에 대한 이해 및 경험자

### Career Vision

- 사전예방 역량 확대 및 데이터 기반 문제 해결로 ESG경쟁력을 높여 환경 전문가로 성장할 수 있습니다.
- 환경 관련 국내/국제법·데이터·프로젝트를 융합해 ESG 가치를 실현하고, 조직의 지속가능성 목표를 선도하는 EHS 전문가로 성장할 수 있습니다.



# TSP총괄

반도체 가치를 극대화하는 패키지의 힘!

## Job Description

### TSP 총괄 (Test and System PKG)

- 직무 : 반도체공정기술
- 근무지 : 충청남도 천안, 온양

반도체 관련 지식을 바탕으로 Package조립 공정, Test공정의 연구/개발을 통해 Package 제품 양산 과정의 불량률을 개선하고 생산성을 높이는 직무(공정)  
 [주요 제품] Conventional Package 제품: Mobile/Graphic DRAM, NAND Flash, SSD 등  
 Advanced Package 제품: HBM, FoWLP, 2.xD 등

### Role

#### • Package 양산 공정 개선 및 생산성 향상

- PKG 조립 공정(Back-Lap, Saw, Die Attach, Wire Bonding, Flip Chip Mount, CoW Bonding, Mold, Marking, Solder Ball Attach, Saw&Sorter, SSD/Module SMT)별 불량률 개선 및 생산성 향상 기술/설비 개발
- 양산 제품의 품질/수율 향상을 위한 불량 분석/개선 및 공정 조건 표준화
- 공정별 데이터 분석을 통한 양산 Process 최적화 및 품질 관리/개선

#### • Test Process Design

- Package제품의 불량 검출과 대책 수립을 위한 테스트 기술 개발
- Test공정(MBT, Test, MVP) 불량률 개선 및 생산성 향상, Tester 설비 개발
- 연구, 개발, 양산, 출하 각 단계에서 발생하는 결함을 모니터링 및 스크린
- 고객사별 요구에 맞춘 기능 지원 및 품질 기준 확보를 위한 평가 및 검증
- 가속화 Factor를 이용한 사전 분석을 통해 잠재적 불량 분석

#### • 공정 기반기술 연구

- Test/계측 Data 분석을 통한 불량 예방 및 측정 Data 신뢰성 향상
- 자동화 기반 공정 계측, 검사 기술 개발 및 개선 연구
- 공정에서 발생하는 불량 원인에 대한 물리적/화학적 메커니즘 수립 및 개선 연구
- 양산 소재 품질 관리 및 사용 공정 최적화를 통한 생산성 향상 및 효율 극대화
- 공정 효율개선, 소재 변경/개선을 통한 제조원가 개선
- 설비 H/W Platform 표준화를 통한 설비 호환성/Flexibility 확보
- 공정 효율 개선을 위한 시스템 설계 및 개발

## Job Description

### ● 공정설비 개조개선 및 신규 설비 개발

- 양산 Data를 활용한 공정 최적화, 이상점 분석/개선, 자동화 시스템 구축
- 데이터 분석을 활용한 공정/설비 자동화 시스템 구축 및 최적화
- 설비 핵심 Unit 및 요소기술 진단/평가
- 공정 결과의 자동 측정을 위한 계측 설비 개발
- 신규 공정 양산 대응을 위한 설비 개발

## Recommended Subject

### ● 전기전자(HW)

반도체공학, 반도체소자, 전자회로, 전자기학, 반도체집적공정, 기초전자회로, 논리설계 및 실험, 회로이론, 디지털 논리설계, 영상처리 등

### ● 재료/금속

반도체공정, 금속재료, 재료공학개론, 재료물리화학, 재료물성, 고분자전자재료, 복합재료, 물리화학, 소결공학 등

### ● 화학/화공

반도체공정, 유기/무기화학, 물리화학, 열전달, 이동론, 고분자화학, 전기화학공학, 공정제어, 반응공학, 화공열역학, 화공유체역학 등

### ● 기계

열전달, 열역학, 유체역학, 고체역학, 공학재료학, 기계진동, 기계공학실험, 수치해석, 전산유체역학, 계측공학, CAE, 열유체설계, 기계요소설계, 전산제도(설계/CAD프로그램) 광학공학, 메카트로닉스 등

### ● 물리

고체물리, 반도체물리, 전자기학, 열물리, 양자역학, 플라즈마 기초, 물리화학 등

# Job Description

## Requirements

- 공학계열(전기전자, 재료/금속, 화공, 기계 등), 물리, 화학 계열 전공자 또는 이에 상응하는 전공지식 보유자
- 반도체 PKG조립 공정, 계측공정, Test공정 등 반도체 공정과 기술 관련 지식 보유자

## Pluses

- 반도체 Package 공정 및 품질 관련 경험 보유자(프로젝트, 논문, 특허, 경진대회)
- 반도체 개발 관련 Tool 역량 보유자
- 데이터 분석 역량 보유자
- 광학계 구조 및 이론 이해, Image 분석 역량 보유자
- 해외 업체와 커뮤니케이션이 가능한 수준의 외국어(영어, 일본어) 회화 역량 보유자

## Career Vision

- 세계 반도체 시장의 핵심 경쟁력인 패키징 각 공정의 공법, 공정 조건 개발 업무 능력 배양을 통해 Process Integration, Process Developer 전문가로 성장할 수 있습니다.
- Package 제품의 Wafer, Package, Test Process 품질/생산성 향상 업무 및 공정 기반기술 연구 역량을 배양할 수 있습니다.
- 발전하는 차세대 반도체 공정 연구/분석/개선 직무 경험을 바탕으로 Package 공정기술 전문가로 성장할 수 있습니다.
- 반도체 테스트 엔지니어로 테스트 프로그램 작성, 인터페이스 개발을 진행하며, 신제품 Test Solution을 제공할 수 있습니다.
- 공정/출하 시 발생하는 주요 불량인자들에 대해 분석하고 해결책을 적용하여 개선 할 수 있습니다.
- 반도체 설비의 컨셉 설계, 요소기술 개발, 설비 시스템 S/W, 통신 등 설비 표준화 플랫폼 개발의 전문가로 성장할 수 있습니다.

## Job Description

### TSP 총괄 (Test and System PKG)

- 직무 : 생산관리
- 근무지 : 충청남도 천안, 온양

생산 운영 관련 지식을 바탕으로 Package 제품의 생산 기획 및 운영 관리,  
Supply Chain Management를 수행하여 글로벌 공급망의 운영 전략 수립과 생산 목표를 총괄  
[주요 제품] Conventional Package 제품: Mobile/Graphic DRAM, NAND Flash, SSD 등  
Advanced Package 제품: HBM, FoWLP, 2.xD 등

### Role

- 생산 기획 및 운영 관리
  - 중장기 생산 목표 달성을 위한 운영 전략 수립
  - 생산계획 수립 및 자재 수급 관리를 통한 생산성 향상과 납기 준수
  - 공급망 내 설비 자원 운용 계획 수립 및 Bottleneck 운영 최적화
  - 설비, Wafer/Chip, 자재의 Cost 분석을 통한 원가 관리
  - 차세대 제품 개발 지원 및 고객 샘플 공급 지원
- Supply Chain Management
  - 글로벌 공급망 기획 및 시스템 운영체계 구축
  - 공급망 물류 분석 및 공급 Route 운영 최적화
  - 생산 및 물류 정체 스케줄 최적화를 통한 생산성 향상
  - SCM 운영 시스템 분석 및 기획
  - 공급망 성과 지표 관리 및 최신 SCM 운영기술 적용



# Job Description

## Recommended Subject

### • 전산/컴퓨터

컴퓨터구조, 프로그래밍언어, 컴퓨터프로그래밍 등

### • 산업공학

생산관리, 컴퓨터통합생산시스템, 데이터관리와 분석, 산업공학통계 등

### • 수학/통계

확률개념 및 응용, 수리통계, 수치해석, 선형대수학, 데이터분석, 이산자료분석 등

## Requirements

- 전산/컴퓨터, 산업공학, 수학/통계/데이터 분석 등 이공계열 전공자 또는 이에 상응하는 전공지식 보유자
- 생산관리, 물류관리 등 생산관리 직무에 필요한 역량 보유자
- 물류 및 Mix 최적화를 위한 통계 역량 보유자

## Pluses

- 반도체 또는 생산관리 직무와 연관된 경험 보유자 (프로젝트, 논문, 특허, 경진대회)
- 통계 및 데이터 분석 Tool (R, Python, SQL 등) 역량 보유자
- Microsoft Power BI 등을 포함한 비정형 분석 Tool 역량 보유자
- 물류 및 Mix 최적화를 위한 통계 역량 보유자

## Career Vision

- 수요 변화에 대한 생산 기획부터 출하까지 자원 기획 및 운영 능력을 배양할 수 있습니다.
- Package 신제품에 대한 Supply Chain을 최적화 할 수 있으며, Global OSAT를 포함한 신사업 Biz. 사업 환경을 구축하고, 운영할 수 있는 SCM 전문가로 성장할 수 있습니다.



# AI센터

반도체 비즈니스의 글로벌 경쟁력 제고를 위한  
AI & IT 기술과 서비스를 제공하는 CIO 조직



# Job Description

## AI센터 (AI Center)

- 직무 : 신호및시스템설계
- 근무지 : 경기도 기흥, 화성

Data 및 신기술(AI, ML 등)을 바탕으로 DS 부문의 IT 인프라/서비스 설계 및 개발을 통해 Autonomous Factory 구축을 목표로 연구 개발하는 직무

## Role

- IT Security Architecture 설계/분석/운영
  - DS부문 IT System Security Architecture 개선 및 적용 업무
  - IT 시스템 보안 취약점 분석 및 DS Infra 보안 선진화
  - IT Network, Server, PC 보안 솔루션 운영 및 고도화 업무
  - 외부 보안 취약점 대응 프로세스 구축/운영 및 오픈소스 보안 거버넌스

## Recommended Subject

- 산업공학
 

데이터관리와 분석, 프로그래밍언어, 실험계획법, 정보산업공학, SCM, 경영과학, 경영전략, 프로젝트관리, 품질경영, 경영정보시스템 등
- 전산/컴퓨터
 

컴퓨터구조, 프로그래밍언어, 컴퓨터프로그래밍, 소프트웨어공학, 알고리즘, 운영체제, 데이터분석, 데이터마이닝, 머신러닝, AI, 빅데이터 등
- 전기전자(HW)
 

통신이론, 네트워크 설계, 데이터구조, 프로그래밍 등
- 기계
 

진동학, 동역학, 기계제품설계, 시스템제어이론, 기계설계학, 기계시스템 설계, 열역학, 열전달, 유체역학, 공조/냉동 등

## Job Description

- 물리

전자계측 및 실습, 전산물리 등

- 수학/통계

확률 개념 및 응용, 공업수학, 데이터마이닝, 통계분석, 회귀분석, 선형대수학 등

### Requirements

- 데이터 분석 및 통신 방식을 이해하고 신기술에 대한 관심과 이해도를 보유한 자
- 시스템 요구사항을 이해하고 이에 맞는 소프트웨어 및 IT인프라 기획/설계가 가능한 자
- 컴퓨터, 전기전자/통신, 수학/통계/산업공학, 물리/기계 계열 전공자 또는 이에 상응하는 전공 지식 보유자

### Pluses

- 프로그래밍 언어(C/C++/C#/Python/Java 등) 및 알고리즘 문제 해결 역량 보유자
- 소프트웨어 및 하드웨어 플랫폼을 활용한 프로젝트 수행 경험 보유자
- 보안관리 및 거버넌스, 통신보안, 표준화 데이터베이스, 인터넷보안 관련 경험 보유자
- 해외 법인과 커뮤니케이션이 가능한 수준의 외국어(영어, 중국어) 회화 역량 보유자
- 운영체제(Windows/Linux) 및 Embedded시스템, ARM Architecture역량 보유자
- 직무와 연관된 경험 보유자(프로젝트, 논문, 특허, 경진대회)

### Career Vision

- IT System 보안 아키텍처 설계 및 운영을 통해 IT 보안 전문가로 성장할 수 있습니다.
- Data 및 신기술(AI, ML 등)을 바탕으로 연구 개발하는 역량을 배양할 수 있습니다.

# Job Description

## AI센터 (AI Center)

- 직무 : SW개발
- 근무지 : 경기도 수원, 기흥, 화성

AI 및 S/W 기술에 대한 전문 지식을 바탕으로, DS부문 반도체 생산 및 공정의 지능화를 위한 AI 시스템을 개발하고, S/W 개발 품질을 향상 및 문화를 개선하는 직무

## Role

- 반도체 도메인 특화 AI 모델, Agent 시스템/서비스, Platform 연구 및 개발
  - 반도체 공정/수율/설비 데이터 기반 AI Agent 아키텍처 연구 및 설계
  - LLM 기반 추론 구조 및 멀티 Agent 협업 시스템 개발
  - 반도체 분석 Workflow 자동화 Agent 설계 및 고도화
  - Tool 연계, RAG 구조 및 도메인 지식 기반 추론 전략 구현
  - Agent 성능, 추론 정확도, 응답 지연 및 비용 구조 최적화 연구
  - 도메인 전문가 협업을 통한 AI 모델 및 시스템 고도화
  - AI Agent 시스템의 실험 설계, 기술 검증(POC) 및 플랫폼 확장
  - 반도체 설비의 센서/운영 데이터 기반 이상 감지 및 예측 AI 모델 개발
  - Autonomous Fab 구현을 위한 Physical AI 기반 Digital Twin 및 조치 자동화 기술 개발
  - LLM/Agent 모델 Front-end 구현 및 운영
  - 생산 일정, 자원 배치, 물류 운영 등 제조 전반의 최적화 위한 AI 솔루션 개발
  - AI 기반 의사 결정 지원 시스템 및 생산 계획 체계 구축
  - 회로 설계 자동화 및 최적화 AI/ML 기술 개발
  - AI Agent 서비스 플랫폼 및 AI 활용 Tool 개발 및 운영
  - AI 모델 개발/Serving Platform 개발 및 운영

# Job Description

## Recommended Subject

### • 전산/컴퓨터

컴퓨터구조, 프로그래밍언어, 컴퓨터프로그래밍, 소프트웨어공학, 알고리즘, 운영체제, 데이터베이스, AI 등

### • 전기전자(SW)

임베디드시스템, 마이크로프로세서응용, 반도체공학, 데이터구조, 프로그래밍 등

### • 산업공학

산업컴퓨팅개론, 산업공학통계, 데이터마이닝, 시뮬레이션, 지능정보공학, 기술경영, 경영체제개론, 서비스공학 등

### • 기계

기계시스템설계, 디지털임베디드시스템, 최적설계 등

### • 물리

전자계측 및 실습, 전산물리 등

### • 수학/통계

확률 개념 및 응용, 수리통계, 수치해석, 선형대수학, 이산자료분석, 데이터과학 등

## Requirements

- Python 등 프로그래밍 언어 기반 소프트웨어 개발 역량 및 자료구조/알고리즘 이해 보유자
- 머신러닝/딥러닝 등 AI 모델의 원리 이해 및 응용 역량 보유자
- 데이터 분석 및 통계 기반 문제 해결 역량 보유자
- 요구사항을 이해하고 AI 기반 시스템 아키텍처를 설계/구현할 수 있는 역량 보유자
- Linux 환경에서의 개발 및 모델 실행 경험 보유자
- Embedded시스템 및 ARM Architecture, 운영체제(Windows/Linux) 역량 보유자
- 요구사항을 이해하고 이에 맞는 소프트웨어를 설계 및 구현할 수 있는 역량 보유자

# Job Description

## Pluses

- LLM, 생성형 AI, RAG, Agent 구조 설계 및 구현 경험
- ML/DL 기반 예측/최적화 모델 개발 및 서비스 적용 경험
- 대규모 데이터 처리 및 데이터 엔지니어링 경험
- 데이터베이스 설계 및 활용 경험(SQL/NoSQL 등)
- AI 모델 성능 최적화(추론 속도, 비용, 자원 효율화) 경험
- AI 기반 시스템 아키텍처 설계 및 코드 구조 분석 경험
- 웹 시스템 개발을 위한 Front-end / Back-end 경험 보유자
- 직무와 연관된 경험 보유자(프로젝트, 논문, 특허, 경진대회)
- CSTS, ISTQB 등 SW Testing Certificate 보유자
- S/W Architecture 및 Source 코드 분석 경험자
- 소프트웨어 품질 관리, 테스트, 성능 지표(Metrics) 분석 경험
- 회로 설계 경험 및 반도체 도메인 지식 보유자
- DevOps, MLOps 등 플랫폼 개발 및 운영 경험

## Career Vision

- AI 기반 시스템을 설계하고 산업 문제 해결을 주도하는 핵심 기술 역량을 키울 수 있습니다.
- AI 모델과 소프트웨어를 통합하는 시스템 아키텍처 역량을 갖춘 기술 리더로 성장할 수 있습니다.
- 다양한 분석 Platform 및 AI센터 자체 S/W Tool을 개발하는 역량을 배양할 수 있습니다.
- 반도체 분야 S/W 품질 및 생산성 개선을 통해 S/W 전문가로 성장할 수 있습니다.





# 부문공통

당신의 성장이 세상의 혁신으로 이어지는 곳





# Job Description

## 부문공통

- 직무 : 경영지원(재무)
- 근무지 : 경기도 기흥, 화성, 수원, 평택, 충청남도 천안, 온양

회계 및 재무에 대한 이해를 바탕으로 기업의 리소스 효율적 운영, 성과 극대화 및 리스크 관리를 통해 회사의 재무 건전성 확보 및 지속 성장을 지원하는 직무

## Role

### • 재무회계

- 외부의 이해관계자에게 필요한 재무정보를 회계기준에 부합하게 작성하고 제공
- 일반회계/세무 : 회계장부 관리, 세무 신고/관리, 회계감사 수검 등
- 자산 관리 : 매출채권 관리, 고정자산 관리, 재고조사 등
- 회계데이터 관리 : 회계 관련 전산 시스템 운영, 전표 관리 등

### • 관리회계

- 경영진 등 내부 의사결정자에 필요한 재무 정보 생성 및 보고
- 원가분석/손익 관리 : 제품별 원가구조 분석, 연간 경영계획 수립, 매출/손익 목표관리
- 자원운영 : 비용 예산/실적 관리, 투자 타당성 검토 등
- 해외법인 관리 : 해외 판매 및 생산 거점 재무 지표 관리

### • 자금

- 기업 오퍼레이션에 필요한 자금의 안정적 조달/운영을 수행하고 환 헤지 등 리스크 관리

## Requirements

- 경영학 등 관련 전공자 또는 부전공자
- 기본과 원칙을 중시하고 분석적인 사고력/논리력을 바탕으로 한 문제 해결 역량 보유자

## Job Description

### Pluses

- 직무와 연관된 공인 자격 보유자
- 해외 법인과 커뮤니케이션이 가능한 수준의 외국어 회화 역량 보유자

### Career Vision

- 회계/세무 관리, 원가 분석, 손익 관리, 리소스 운영, 자금 관리 등 다양한 재무관련 역량을 배양할 수 있습니다.
- 경영관리 직무 경험을 통해 재무/회계 관련 수준 높은 이해도를 가질 수 있으며 Global 재무 전문가로 성장할 수 있습니다.